RONCIN Didier

66 avenue du Maréchal Joffre, 92700 Colombes, FRANCE

Groupe Art et Informatique, Université Paris VIII

oeuvres/works/opere

Fab, 1975 MPeC
(générateur de fonctions logiques COMPUTER LAB, synthétiseur VCS-3 et magnétophone REVOX)

Dole MPeC
(mini-ordinateur INTEL 8008, VCS-3 et REVOX)

Ti-Pitch MPeC
(mini-ordinateur INTEL 8008, générateur de fonctions logiques COMPUTER LAB, synthétiseurs VCS-3 et AKS)

activité/activity/attività

Développement du système de synthèse hybride existant MPeC
Orientation vers la synthèse à l'aide de dispositifs digitaux commandés par microprocesseurs. MPeC
Composition et interprétation de musiques instrumentales (claviers) et mixtes (synthèse par microprocesseurs et musique instrumentale (claviers - percussions)). MPeC
Participation au Groupe DANALAN 01 de musique répétitive et light-show.
Projet de digitalisation du light-show, commande des projecteurs diapos par microprocesseurs. GMT

biographie/biography/biografia

1952 né à Angers (FRANCE)

11/76